

537РУ2А микросхемы полупроводниковой:

537РУ2А — цифровая микросхема функциональное назначение ОЗУ со схемой управления емкостью 4000 бит (4000 * 1) и используются в РЭА в большой области эксплуатации. Производятся в керамометаллическом корпусе 4116.18-1. Модель изделия наносится на металлической части корпуса. Номинальное значение нагрева при эксплуатации от минус 60 до плюс 125град С. Климатически исполнены УХЛ и соответствует 2) техусловиям БК0.347.243-02ТУ.

Назначение выводов:

Номер вывода	Назначение	Номер вывода	Назначение
1	Вход адресный	10	Вход сигнала разрешения инв(СЕ)
2	Вход адресный	11	Вход информационный D1
3	Вход адресный	12	Вход адресный
4	Вход адресный	13	Вход адресный
5	Вход адресный	14	Вход адресный
6	Вход адресный	15	Вход адресный
7	Выход информационный D0	16	Вход адресный
8	Вход сигнала запись/считывание инв(WE)/RE	17	Вход адресный
9	Общий	18	Напряжение питания

таблица основных электро показателей:

Название характеристики, единица и режим замера	Норма			
	537РУ2А		537РУ2Б	
	больше	меньше	больше	меньше
Номинальное напряжение питания, V	5+-10%			
Напряжение на выходе низшего уровня, V		0,3		0,3
Напряжение на выходе высшего уровня, V	2,55		2,55	
Ток потребления в режиме хранения, mA		0,05		0,05
Ток утечки высокого (низкого) уровня на входе, uA		2		2
Ток утечки на информационном выходе, uA		2		2
Входная емкость, pF		8		8
Выходная емкость, pF		14		14
Время цикла записи (считывания), ns		410		540
Время выборки разрешения, ns		300		430
Время выборки адреса, ns		320		450

Таблица истинности:

Вход			D0	Рабочее состояние
инв(СS1)	инв(WE)/RE	DI		
1	X	X	большое R _{вых} (вых. закр.)	Выборка запрещена (режим хранения)
0	0	0	то же	Запись 0
0	0	1	то же	Запись 1
0	1	X	0 или 1	Считывание

R_{вых} - выходное сопротивление микросхемы
X - безразличное состояние (0 или 1)

