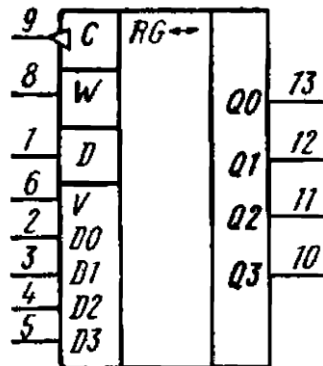


K555IP16

Микросхема представляет собой универсальный четырехразрядный сдвиговый регистр влево с последовательно-параллельным вводом и параллельным выводом информации. Содержит 253 интегральных элемента. Корпус типа 201.14-1, масса не более 1 г.



Условное графическое обозначение K555IP16

Назначение выводов: 1 — вход информационный (последовательный) D ; 2 — вход информационный $D0$; 3 — вход информационный $D1$; 4 — вход информационный $D2$; 5 — вход информационный $D3$; 6 — вход выборки режима V ; 7 — общий; 8 — вход разрешения выходов W ; 9 — вход синхронизации C ; 10 — выход $Q3$; 11 — выход $Q2$; 12 — выход $Q1$; 13 — выход $Q0$; 14 — напряжение питания.

Таблица истинности

Входы								Выходы			
W	V	C	D	$D0$	$D1$	$D2$	$D3$	$Q0$	$Q1$	$Q2$	$Q3$
1	1	1	X	X	X	X	X	q0	q1	q2	q3
1	1	⌊	X	d0	d1	d2	d3	d0	d1	d2	d3
1	1	⌊	X	q'1	q'2	q'3	d3	q'1	q'2	q'3	d3
1	0	1	X	X	X	X	X	q0	q1	q2	q3
1	0	⌊	1	X	X	X	X	1	q'0	q'1	q'3
1	0	⌊	0	X	X	X	X	0	q'0	q'1	q'3
0	X	X	X	X	X	X	X	Z	Z	Z	Z

Примечание. $d0, d1, d2, d3$ — состояние информационных входов; $q'0, q'1, q'2, q'3$ — состояние выходов $Q0, Q1, Q2, Q3$ перед подачей синхроимпульса на вход C ; $q0, q1, q2, q3$ — исходное состояние выходов $Q0, Q1, Q2, Q3$.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,48 В
Выходное напряжение высокого уровня	≥ 2,5 В
Ток потребления	≤ 20,5 мА
Входной ток низкого уровня:	
по выводу 9	≤ 0,42 мА
по выводам 1—6, 8	≤ 0,34 мА
Входной ток высокого уровня	≤ 3 мкА
Выходной ток (низкого) высокого уровня	≤ 3 мкА
Потребляемая мощность	102,4 мВт
Время задержки распространения при включении	
по выводам от 9 до 10	≤ 70 нс
Время задержки распространения при выключении	
по выводам от 9 до 10	≤ 60 нс
Коэффициент разветвления по выходу.	10