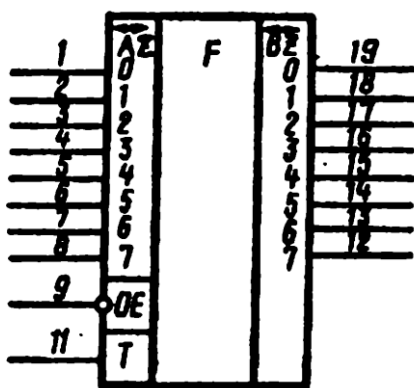


КМ580ВА86, КР580ВА86

Микросхемы представляют собой двунаправленный 8-разрядный неинвертирующий шинный формирователь с тремя состояниями на выходе. ИС служат буферным устройством в схемах микропроцессорных систем серии КР580, КМ580 и осуществляют связь микропроцессора с периферийными устройствами ввода - вывода информации. Наличие состояния с высоким выходным импедансом позволяет нагрузить группу таких микросхем на одну нагрузку. Обладают повышенной нагрузочной способностью. Содержат 567 интегральных элементов. Корпус типа 2140.20 - 1, масса не более 4 г.



Условное графическое обозначение
КМ580ВА86, КР580ВА86

Назначение выводов: 1 — вход/выход A0; 2 — вход/выход A1; 3 — вход/выход A2; 4 — вход/выход A3; 5 — вход/выход A4; 6 — вход/выход A5; 7 — вход/выход A6; 8 — вход/выход A7; 9 — вход разрешения выхода \overline{OE} ; 10 — общий; 11 — вход направления передачи T; 12 — вход/выход B7; 13 — вход/выход B6; 14 — вход/выход B5; 15 — вход/выход B4; 16 — вход/выход B3; 17 — вход/выход B2; 18 — вход/выход B1; 19 — вход/выход B0; 20 — напряжение питания

Таблица истинности

Вход OF (9)	Вход T (11)	Вход-выходы стороны A (1-8)		Входы-выходы стороны B (12-19)	
		Вход	Выход	Вход	Выход
0	1	1 (вход)	0	0 (вход)	1
0	1	1 (вход)	1	0 (выход)	1
0	0	0 (вход)	0	1 (вход)	0
0	0	0 (выход)	1	1 (вход)	1
1	X	—	Z	—	Z

X — логический параметр не влияет на состояние выхода

Электрические параметры

Номинальное напряжение питания	5 В ± 10%
Выходное напряжение низкого уровня:	
по выходам А при $I_{\text{Вых}}^0 = 32$ мА	≤ 0,45 В
по выходам В при $I_{\text{Вых}}^0 = 16$ мА	≤ 0,45 В
Выходное напряжение высокого уровня:	
по выходам А при $I_{\text{Вых}}^1 = -5$ мА	≥ 2,4 В
по выходам В при $I_{\text{Вых}}^1 = -1$ мА	≥ 2,4 В
Падение напряжения на антизвонном диоде	≤ -1 В
Ток потребления	≤ 160 мА
Входной ток низкого уровня	≤ -0,2 мА
Входной ток высокого уровня	≤ 50 мкА
Время задержки распространения сигнала на выходе относительно сигнала на входе	≤ 30 нс
Время задержки распространения выходного сигнала относительно сигнала разрешения выхода	≤ 18 нс
Время задержки распространения выходного сигнала относительно сигнала разрешения выхода	10...30 нс
Время установления сигнала направления передачи относительно сигнала разрешения выхода	≥ 18 нс
Время сохранения сигнала направления передачи относительно сигнала разрешения выхода	≥ 30 нс
Входная емкость при $f = 10$ МГц	≤ 12 пФ

Предельно допустимые режимы эксплуатации

Максимальное напряжение питания	5,5 В
Температура окружающей среды	-10...+70 °С