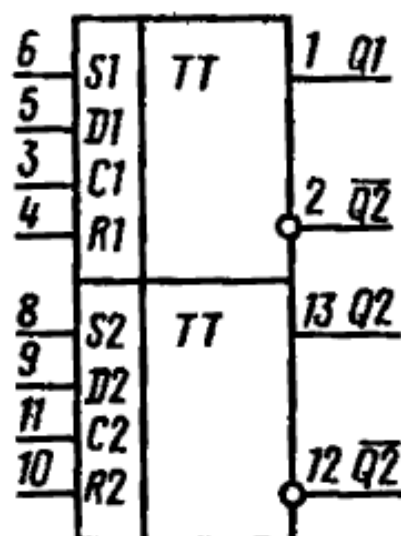


К561ТМ2, ЭКФ561ТМ2

Микросхемы представляют собой два D-триггера с динамическим управлением. Установка триггера по входам R и S принудительная, поэтому сигналы синхронизации C и информационного входа D не изменяют состояния триггера на выходе во время действия сигналов R и S . Содержат 128 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 4306.14-А.

Установка триггера по входам R и S принудительная, поэтому сигналы синхронизации C и информационного входа D не изменяют состояния триггера на выходе во время действия сигналов R и S . Содержат 128 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 4306.14-А.



Условное графическое обозначение К561ТМ2, ЭКФ561ТМ2

Назначение выводов: 1 — выход $Q1$; 2 — выход $\overline{Q1}$; 3 — вход $C1$; 4 — вход $R1$; 5 — вход $D1$; 6 — вход $S1$; 7 — общий; 8 — вход $S2$; 9 — вход $D2$; 10 — вход $R2$; 11 — вход $C2$; 12 — выход $\overline{Q2}$; 13 — выход $Q2$; 14 — напряжение питания.

Таблица истинности

Вход				Выход	
C^*	D	R	S	Q	\overline{Q}
┌	0	0	0	0	1
┐	1	0	0	1	0
└	X	0	0	Q	\overline{Q}
X	X	1	0	0	1
X	X	0	1	1	0
X	X	1	1	Z	Z

Примечание. C^* — изменение уровня.

Электрические параметры

Напряжение питания	3...15 В
Выходное напряжение низкого уровня при воздействии помехи:	
при $U_{п} = 5$ В	$\leq 0,8$ В
при $U_{п} = 10$ В	≤ 1 В
Выходное напряжение высокого уровня при воздействии помехи:	
при $U_{п} = 5$ В	$\geq 4,2$ В
при $U_{п} = 10$ В	≥ 9 В
Ток потребления при $U_{п} = 15$ В	≤ 20 мкА
Входной ток низкого (высокого) уровня	
при $U_{п} = 15$ В	$\leq 0,3$ мкА
Выходной ток низкого уровня:	
при $U_{п} = 5$ В	$\geq 0,5$ мА
при $U_{п} = 10$ В	$\geq 0,9$ мА
Выходной ток высокого уровня:	
при $U_{п} = 5$ В	$\geq 0,25$ мА
при $U_{п} = 10$ В	$\geq 0,6$ мА
Время задержки распространения при включении (выключении):	
при $U_{п} = 5$ В	≤ 420 нс
при $U_{п} = 10$ В	≤ 150 нс
Входная емкость при $U_{п} = 10$ В	≤ 10 пФ