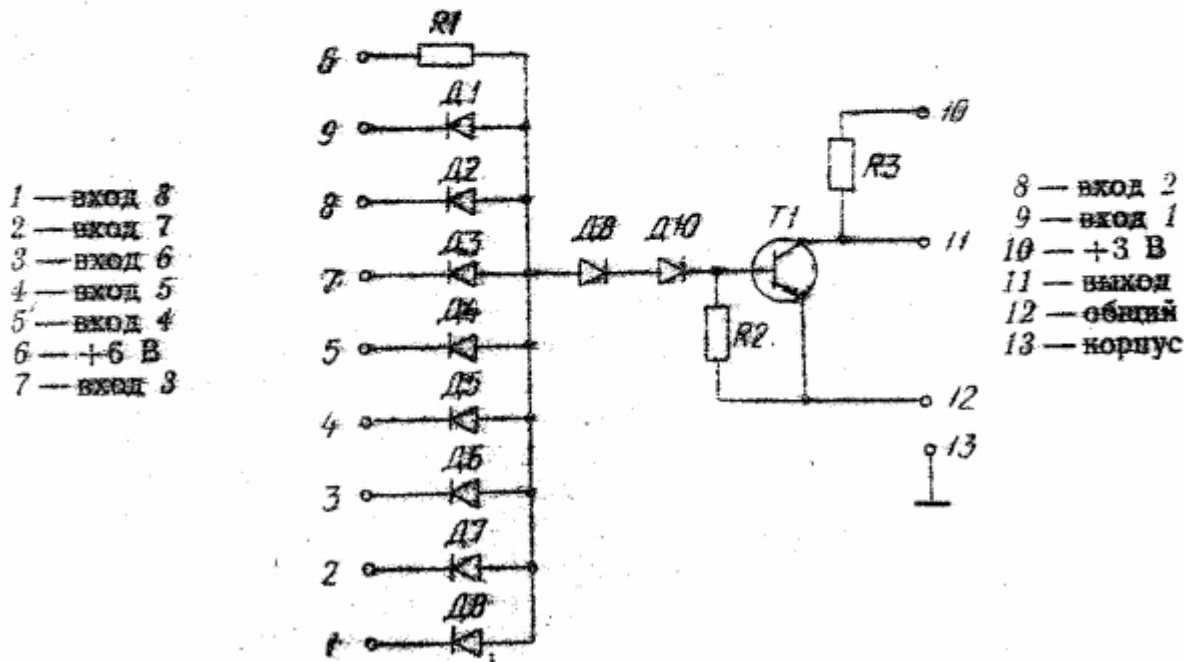


ПРИНЦИПИАЛЬНАЯ СХЕМА



ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

(при температуре $25 \pm 5^\circ \text{C}$)

Напряжение источников питания:

$U_{н.п1}$ +6 В $\pm 10\%$
 $U_{н.п2}$ +3 В $\pm 10\%$

Потребляемая мощность:

от $U_{н.п1}$ не более 13 мВт
 от $U_{н.п2}$ не более 7,3 мВт

Входной ток логического нуля от 1,7 до 2,1 мА

Ток утечки на входе не более 1,0 мкА

Напряжение логической единицы при $U_{вх} = 0,9 \text{ В}$ не менее 2,6 В

Напряжение логического нуля при $U_{вх} = 2,0 \text{ В}$ не более 0,3 В

Время задержки распространения сигнала

при включении не более 12 нс

при выключении не более 35 нс

Нагрузочная способность микросхем:

217ЛБ1А	4 микросхемы 217ЛБ1А, (217ЛБ1Б)
217ЛБ1Б	6 микросхем 217ЛБ1А, (217ЛБ1Б)

217ЛБ1А 217ЛБ1Б	ЛОГИЧЕСКИЙ ЭЛЕМЕНТ «И — НЕ/ИЛИ — НЕ»
--------------------	--------------------------------------

НАДЕЖНОСТЬ

Электрические параметры:

в течение минимальной наработки	
напряжение логической единицы	не менее 2,5 В
напряжение логического нуля	не более 0,35 В
ток утечки на входе	не более 2,0 мкА
время задержки распространения сигнала	
при включении	не более 15 нс
при выключении	не более 40 нс
в течение срока сохраняемости	
ток утечки на входе	не более 2,0 мкА
время задержки распространения сигнала	
при включении	не более 15 нс
при выключении	не более 40 нс

**ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ
И РЕЖИМОВ ЭКСПЛУАТАЦИИ**

Напряжение источников питания:

$U_{н.п1}$	+7,5 В
$U_{н.п2}$	+4,0 В
Входное напряжение	от минус 0,5 до +6 В
Ток нагрузки	16 мА