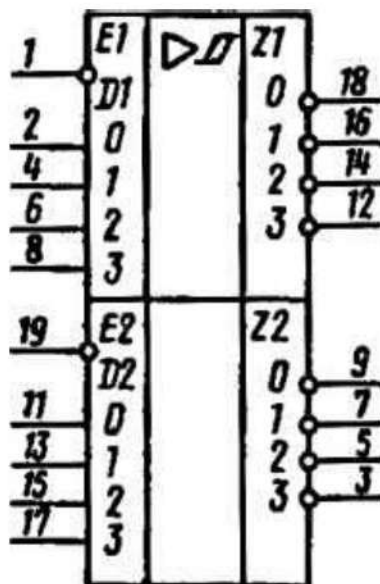


K555АПЗ, КБ555АПЗ-4

Микросхемы представляют собой два четырехканальных формирователя с тремя состояниями на выходе с инверсией сигнала. Содержат 232 интегральных элемента. Корпус типа 2140.20-1, масса не более 3,6 г.



Условное графическое обозначение K555АПЗ

Назначение выводов: 1 - вход разрешения передачи информации $\overline{E1}$; 2 - вход нулевого разряда D1.0; 3 - выход третьего разряда $\overline{Z2.3}$ (три состояния); 4 - вход первого разряда D1.1; 5 - выход второго разряда $\overline{Z2.2}$ (три состояния); 6 - вход второго разряда D1.2; 7 - выход первого разряда $\overline{Z2.1}$ (три состояния); 8 - вход третьего разряда D1.3; 9 - выход нулевого разряда $\overline{Z2.0}$ (три состояния); 10 - общий; 11 - вход нулевого разряда D2.0; 12 - выход третьего разряда $\overline{Z1.3}$ (три состояния); 13 - вход первого разряда D2.1; 14 - выход второго разряда $\overline{Z1.2}$ (три состояния); 15 - вход второго разряда D2.2; 16 - выход первого разряда $\overline{Z1.1}$ (три состояния); 17 - вход третьего разряда D2.3; 18 - выход нулевого разряда $\overline{Z1.0}$ (три состояния); 19 - вход разрешения передачи информации $\overline{E2}$; 20 - напряжение питания.

Таблица истинности

Входы			Выходы	
$\overline{E1}$	$\overline{E2}$	\overline{Di}	$\overline{Z1}$	$\overline{Z2}$
0	0	D	\overline{D}	\overline{D}
0	1	D	\overline{D}	Z
1	0	D	Z	\overline{D}
1	1	D	Z	Z

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Выходное напряжение высокого уровня	≥ 2 В
Напряжение блокировки	≤ -1,5 В
Ток потребления при низком уровне выходного напряжения	≤ 44 мА
Ток потребления при высоком уровне выходного напряжения	≤ 23 мА
Ток потребления при выключенном состоянии выходов	≤ 50 мА
Входной ток низкого уровня	≤ -0,2 мА
Входной ток высокого уровня	≤ 20 мкА
Выходной ток выключенного состояния:	
- низкого уровня	≤ -20 мкА
- высокого уровня	≤ 20 мкА
Потребляемая мощность	275 мВт
Время задержки распространения сигнала при переходе из состояния высокого уровня в состояние; низкого уровня от входа D до выхода \bar{Z}	≤ 18 нс
Время задержки распространения сигнала при переходе из состояния низкого уровня в состояние высокого уровня от входа D до выхода \bar{Z}	≤ 14 нс
Время задержки распространения сигнала при переходе из выключенного состояния в состояние низкого уровня от входа $\bar{E1}$ до выхода Z и от входа $\bar{E2}$ до выхода \bar{Z}	≤ 30 нс
Время задержки распространения сигнала при переходе из состояния низкого уровня в выключенное состояние от входа $\bar{E1}$ до выхода Z и от входа $\bar{E2}$ до выхода \bar{Z}	≤ 35 нс
Время задержки распространения сигнала при переходе из выключенного состояния в состояние высокого уровня от входа $\bar{E1}$ до выхода Z и от входа $\bar{E2}$ до выхода \bar{Z}	≤ 23 нс
Время задержки распространения сигнала при переходе из состояния высокого уровня в выключенное состояние от входа $\bar{E1}$ до выхода Z и от входа $\bar{E2}$ до выхода \bar{Z}	≤ 45 нс
Коэффициент разветвления по выходу	60