

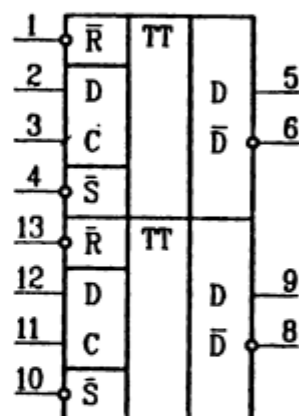
КР1554ТМ2, КФ1554ТМ2, ЭКФ1554ТМ2

Микросхемы представляют собой два D-триггера с управлением положительным фронтом, с входами сброса и установки. Корпус типа 201.14-1, масса не более 1 г, 4306.14-А.

Назначение выводов: 1, 13 — входы установки в состояние лог. 0 $\bar{R}1, \bar{R}2$; 2, 5 — входы данных $D1, D2$; 3, 11 — входы тактовые $C1, C2$; 4, 10 — входы установки в состояние лог. 1 $\bar{S}1, \bar{S}2$; 5, 6, 8, 9 — выходы данных $D1, \bar{D}1, D2, \bar{D}2$; 7 — общий; 14 — напряжение питания.

Таблица истинности

Вход				Выход	
\bar{S}	\bar{R}	C	D	D	\bar{D}
L	H	X	X	H	L
H	L	X	X	L	H
L	L	X	X	Запрещено	
H	H	\neg	H	H	L
H	H	\neg	L	L	H
H	H	L	X	$D\bar{O}$	$\bar{D}\bar{O}$

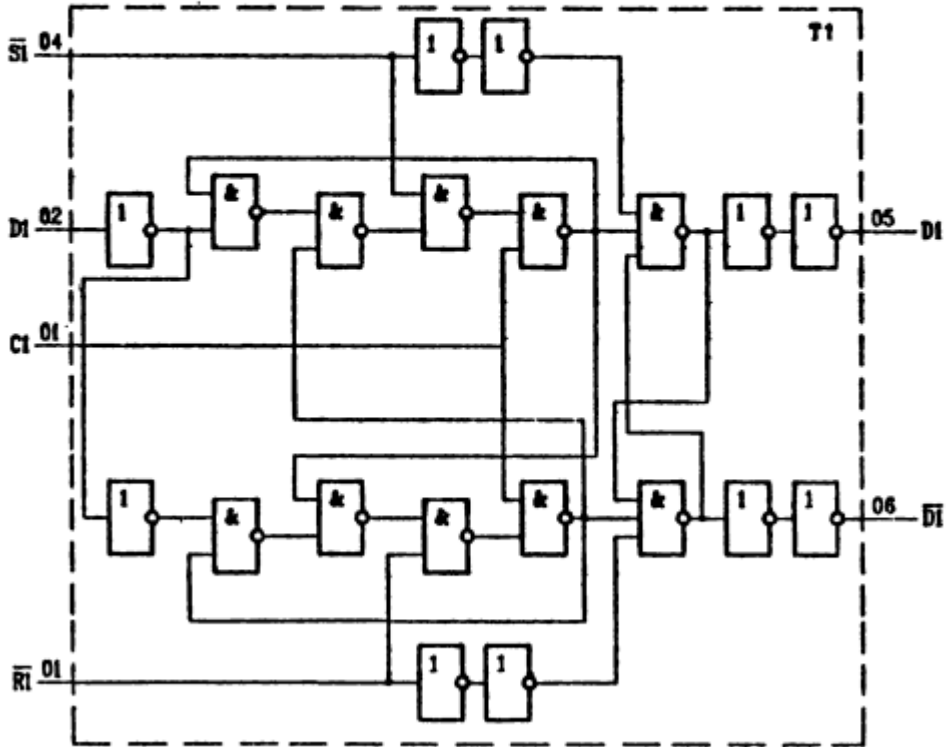


Условное графическое обозначение КР1554ТМ2, КФ1554ТМ2, ЭКФ1554ТМ2

Электрические параметры

Номинальное напряжение питания	5 В ±10%
Входное напряжение низкого уровня при $C_H=50$ пФ, $U_H=5,5$ В	≤ 1,65 В
Входное напряжение высокого уровня при $C_H=50$ пФ, $U_H=5,5$ В	≥ 3,85 В
Выходное напряжение низкого уровня при $I_{\text{вых}}^1 = -24$ мА	≤ 0,32 В
Выходное напряжение высокого уровня при $I_{\text{вых}}^1 = -24$ мА	≥ 4,86 В
Входной ток при $U_H=5,5$ В	≤ ±0,1 мкА
Ток потребления при $U_H=5,5$ В	≤ 8 мкА
Выходной ток низкого уровня при $U_H=5,5$ В, $\tau_H < 20$ мс	≤ 86 мА
Выходной ток высокого уровня при $U_H=5,5$ В, $\tau_H < 20$ мс	≤ -75 мА
Время задержки распространения сигнала при включении при $C_H=50$ пФ, $U_H=4,5$ В:	
от входа C к выходам D	≤ 10 нс
от входов \bar{R}, \bar{S} к выходам D	≤ 10,5 нс
Время задержки распространения сигнала при включении при $C_H=50$ пФ, $U_H=4,5$ В:	
от входа C к выходам D	≤ 10 нс
от входов \bar{R}, \bar{S} к выходам D	≤ 9 нс

Время предустановки входа D относительно
 входа C ≤ 3 нс
 Время удержания входа D относительно входа C .. ≤ 0 нс
 Длительность импульса на входе C $\leq 4,5$ нс
 Максимальная тактовая частота при $U_n = 4,5$ В ≥ 140 МГц
 Входная емкость 4,5 пФ



Функциональная схема KP1554TM2