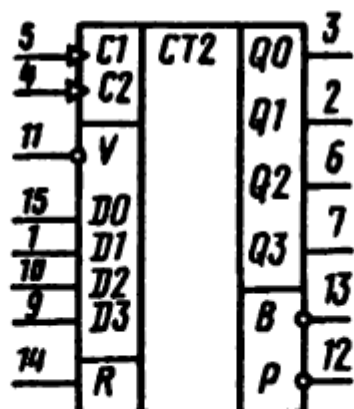


К533ИЕ7, КБ533ИЕ7-1, КБ533ИЕ7-4

Микросхемы представляют собой реверсивный четырехрядный двоичный счетчик. Содержат 370 интегральных элементов. Корпус типа 402.16-8, масса не более 1,5 г.



Условное графическое обозначение К533ИЕ7

Назначение выводов: 1 — вход информационный $D1$; 2 — выход $Q1$; 3 — выход $Q0$; 4 — вход счетный $C2$; 5 — вход счетный $C1$; 6 — выход $Q2$; 7 — выход $Q3$; 8 — общий; 9 — вход информационный $D3$; 10 — вход информационный $D2$; 11 — вход разрешения записи информации \bar{V} ; 12 — выход переноса \bar{P} ; 13 — выход заема \bar{B} ; 14 — вход установки «0» R ; 15 — вход информационный $D0$; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,48 В
Выходное напряжение высокого уровня	≥ 2,9 В
Выходное напряжение низкого уровня (при функционировании)	≤ 0,5 В
Выходное напряжение высокого уровня (при функционировании)	≥ 2,7 В

Ток потребления	≤ 30 мА
Входной ток низкого уровня	≤ 0,38 мА
Входной ток высокого уровня	≤ 3 мкА
Время задержки распространения при включении по выводам:	
от 4 до 13	≤ 24 нс
от 5 до 3	≤ 47 нс
от 5 до 12	≤ 24 нс
от 11 до 3	≤ 40 нс
от 14 до 3	≤ 35 нс
Время задержки распространения при выключении по выводам:	
от 4 до 13	≤ 24 нс
от 5 до 3	≤ 38 нс
от 5 до 12	≤ 26 нс
от 11 до 3	≤ 40 нс