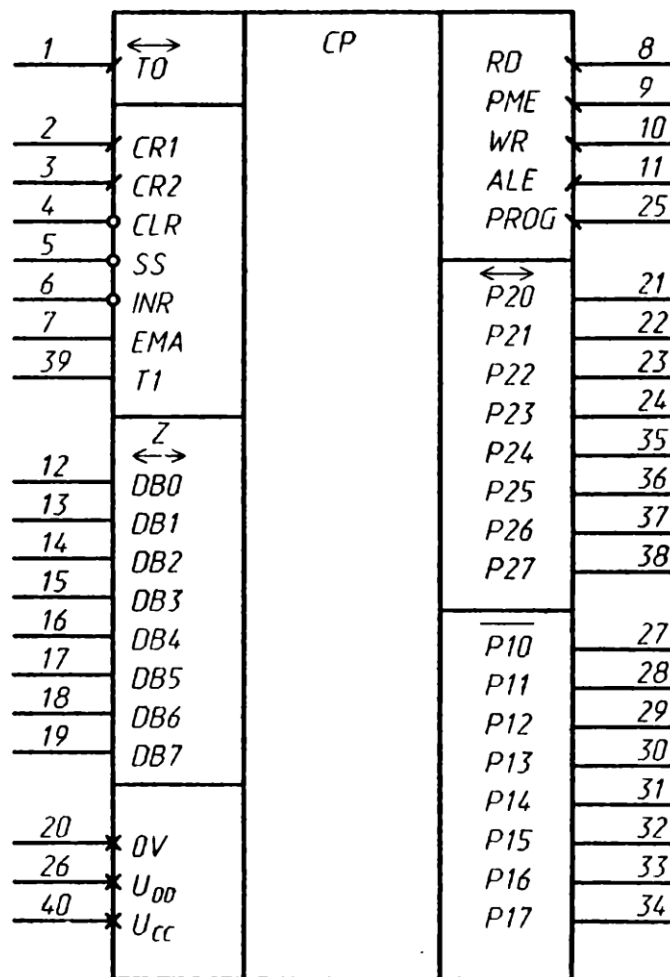


# КМ1816ВЕ35, КР1816ВЕ35

Микросхемы представляют собой однокристалльную 8-рядную микроЭВМ без ПЗУ и предназначены для обработки цифровой обработки информации в вычислительной технике. Содержат 18 000 интегральных элементов. Корпус типа 2123.40-2, масса не более 5 г.

## Электрические параметры

Напряжение питания	4,75...5,25 В
Входное напряжение высокого уровня	$\geq 2,4$ В
Входное напряжение низкого уровня	-0,5...+0,8 В
Выходное напряжение высокого уровня	$\geq 2,4$ В
Выходное напряжение низкого уровня, при $I_{\text{вых}}^0 = 2$ мА	$\leq 0,45$ В
Ток потребления:	
от источника $U_{\text{п1}}$	$\leq 115$ мА
от источника $U_{\text{п2}}$	$\leq 15$ мА
Ток утечки на входах, при $0 \leq U_{\text{вх}} \leq 5,25$ В	$\leq  \pm 10 $ мкА
Входной ток	$\leq  \pm 0,5 $ мкА
Потребляемая мощность	0,635 Вт
Минимальное время выполнения короткой команды	2,5 мкс
Тактовая частота	1...6 МГц
Емкость входа/выхода	$\leq 20$ пФ
Емкость входа	$\leq 10$ пФ



Условное графическое обозначение KM1816BE35, KP1816BE35

Назначение выводов: 1 — вход/выход тестирования; 2, 3 — входы для подключения кварца, LC-цепи или внешнего тактового генератора; 4 — вход установки (сигнала инициализации); 5 — вход пошагового выполнения команд; 6 — вход сигнала прерывания; 7 — вход сигнала переключения в режим работы с внешней памятью; 8 — выход стробирующего сигнала при чтении из внешней памяти данных и при считывании информации в порт *PO* из внешних устройств; 9 — выход стробирующего сигнала при чтении из внешней памяти программ (при работе с внешней памятью); 10 — выход стробирующего сигнала при записи во внешнюю память данных и при записи информации из порта *PO* во внешние устройства; 11 — выход стробирующего сигнала адреса; 12...19 — входы/выходы 8-разрядного трехстабильного двунаправленного порта 0; 20 — общий; 21...24, 35...38 — входы/выходы 8-разрядного квазидвунаправленного порта *P2*; 25 — выход для расширения каналов ввода/вывода; 26 — напряжение питания ( $U_{P2}$ ); 27...34 — входы/выходы 8-разрядного квазидвунаправленного порта *P1*; 39 — вход тестирования (при командах условного перехода и счетчика внешних событий); 40 — напряжение питания ( $U_{P1}$ ).