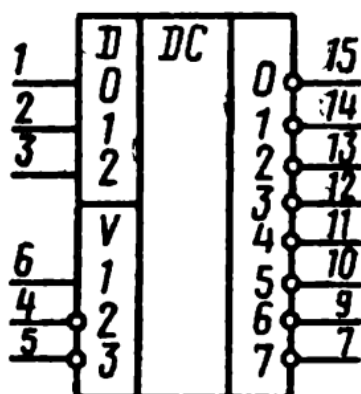


К53ЗИД7, КБ53ЗИД7-1, КБ53ЗИД7-4, КН53ЗИД7

Микросхемы представляют собой двоичный дешифратор на восемь направлений. Содержат 203 интегральных элемента. Корпус типа 402.16-18, масса не более 1,5 г.



Условное графическое обозначение К53ЗИД7, КН53ЗИД7

Назначение выводов: 1 — вход D_0 ; 2 — вход D_1 ; 3 — вход D_2 ; 4 — вход разрешения \bar{V}_2 ; 5 — вход разрешения \bar{V}_3 ; 6 — вход разрешения \bar{V}_1 ; 7 — выход $\bar{7}$; 8 — общий; 9 — выход $\bar{6}$; 10 — выход $\bar{5}$; 11 — выход $\bar{4}$; 12 — выход $\bar{3}$; 13 — выход $\bar{2}$; 14 — выход $\bar{1}$; 15 — выход 0; 16 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,48 В
Выходное напряжение высокого уровня	≥ 2,9 В
Ток потребления	≤ 9,7 мА
Входной ток низкого уровня	≤ -0,34 мА
Входной ток высокого уровня	≤ 3 мкА
Время задержки распространения при включении по выводам:		
от 4 до 15	≤ 18 нс
от 1, 2, 3 до 15	≤ 20 нс
от 1, 2, 3 до 7	≤ 27 нс
от 6 до 7, 9, 10, 11, 12, 13, 14, 15	≤ 26 нс
Время задержки распространения при выключении по выводам:		

от 4 до 15 ≤ 32 нс
от 1, 2, 3 до 15 ≤ 41 нс
от 1, 2, 3 до 7 ≤ 39 нс
от 6 до 7, 9, 10, 11, 12, 13, 14, 15 ≤ 38 нс