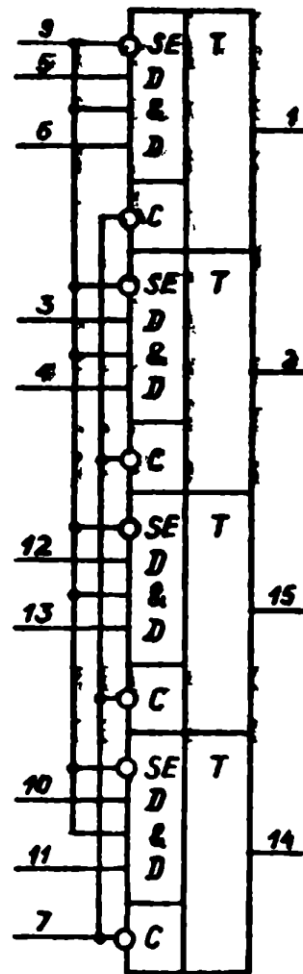


K700TM173-2

Микросхема представляет собой 4 D-триггера с входными мультиплексорами. Содержит 171 интегральный элемент. Бескорпусная ИС, масса не более 0,025 г.

Условное графическое обозначение
K700TM173-2



Назначение выводов: 1 — информационный выход Q_0 ; 2 — выход Q_1 ; 3 — информационный вход $D_{1.1}$; 4 — вход $D_{1.0.2}$; 5 — вход $D_{0.1.2}$; 6 — вход $D_{0.0}$; 7 — вход синхронизации \bar{C} ; 8 — напряжение питания; 9 — вход выбор данных \bar{SE} ; 10 — вход $D_{3.1}$; 11 — вход $D_{3.0}$; 12 — вход $D_{2.1}$; 13 — вход $D_{2.0}$; 14 — выход Q_3 ; 15 — выход Q_2 ; 16 — общий.

Электрические параметры

Номинальное напряжение питания	$-5,2 \text{ В} \pm 5\%$
Выходное напряжение высокого уровня	$-0,96 \dots -0,81 \text{ В}$
Выходное напряжение низкого уровня	$-1,85 \dots -1,65 \text{ В}$
Статическая помехоустойчивость	$\geq 1,25 \text{ В}$
Входной ток низкого уровня	$\geq 0,5 \text{ мкА}$
Входной ток высокого уровня:	
по входам 7, 9	$\leq 0,25 \text{ мА}$
по входам 3—6, 10—13	$\leq 0,295 \text{ мА}$
Ток потребления	$\leq 66 \text{ мА}$
Время задержки распространения при включении (выключении) по выводам:	
от 5 до 1	$\leq 4,0 \text{ нс}$
от 9 до 1	$\leq 5,5 \text{ нс}$
от 7 до 1	$\leq 4,0 \text{ нс}$
от 3 до 2, от 12 до 15, от 10 до 14	$\leq 5,5 \text{ нс}$
от 9 до 2, 14, 15	$\leq 5,5 \text{ нс}$
от 7 до 2, 14, 15	$\leq 6,2 \text{ нс}$
от 5 до 1, от 9 до 1, от 7 до 1	$\leq 1,4 \text{ нс}$
Время перехода при включении и выключении	$1 \dots 4,5 \text{ нс}$
Время установления сигнала высокого уровня:	
от 5, 7 до 1, от 3, 7 до 2, от 12, 7 до 15, от 10, 7 до 14	$\leq 2,5 \text{ нс}$
от 9, 7 до 14	$\leq 2,5 \text{ нс}$
Время удержания сигнала высокого уровня:	
по выводу 9	$\leq 1,5 \text{ нс}$
по выводам 3—6, 10—13	$\leq 2,0 \text{ нс}$