

**136ЛА2**  
микросхема интегральная  
полупроводниковая

**Назначение**

Микросхема интегральная полупроводниковая (транзисторно-транзисторная логика). Представляет собой логический элемент "8И-НЕ". Предназначена для использования в радиоэлектронной аппаратуре специального назначения.

**Зарубежный прототип**

- Прототип SN54L30

**Обозначение технических условий**

- И63.088.023ТУ1

**Диапазон температур**

- диапазон рабочих температур от - 60 до + 125 °С

**Корпусное исполнение**

- корпус 401.14-4
- корпус 401.14-5М

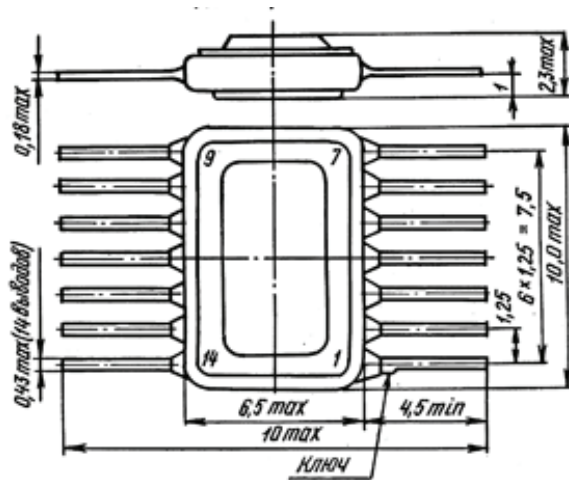
**Назначение выводов**

Вывод	Назначение	Вывод	Назначение
№1	Вход	№8	Выход
№2	Вход	№9	-
№3	Вход	№10	-
№4	Вход	№11	Вход
№5	Вход	№12	Вход
№6	Вход	№13	-
№7	Общий	№14	Питание

Таблица 1. Основные электрические параметры 136ЛА2 при  $T_{окр. среды} = + 25\text{ }^{\circ}\text{C}$

Параметры	Обозначение	Ед. изм.	Режимы измерения	Min	Max
Выходное напряжение низкого уровня	$U_{OL}$	В	$I_O=4\text{мА}$ $U_{TH}=2\text{В}$	-	0,3
Выходное напряжение высокого уровня	$U_{OH}$	В	$I_O = -0,2\text{мА}$ $U_{TL}=0,7\text{В}$ $U_{IH}=4,5\text{В}$	2,4	-
Входной ток низкого уровня	$I_{IL}$	мА	$U_{IL}=0,3\text{В}$ , $U_{IH}=4,5\text{В}$	-	-0,35
Входной ток высокого уровня	$I_{IH}$	мкА	$U_{IL}=0$ , $U_{IH}=2,4\text{В}$	-	20
Средний ток потребления	$I_{CCAV}$	мА	$U_{IH}=5\text{В}$ для $I_{CCL}$ $U_{IL}=0$ для $I_{CCH}$	-	0,7
Время задержки распространения при включении	$t_{PHL}$	нс	$U_{IH}=3\text{В}$ $C_L=30\text{пФ}\pm 15\%$	-	85
Время задержки распространения при выключении	$t_{PLH}$	нс	$U_{IH}=3\text{В}$ $C_L=30\text{пФ}\pm 15\%$	-	45
Напряжение питания $5\text{В}\pm 10\%$					

Корпус 401.14-4



Корпус 401.14-5М

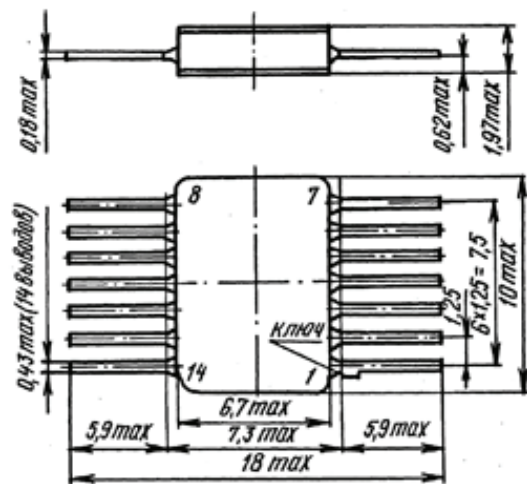


Рисунок 1. Габаритные чертежи корпусов 401.14-4 и 401.14-5М