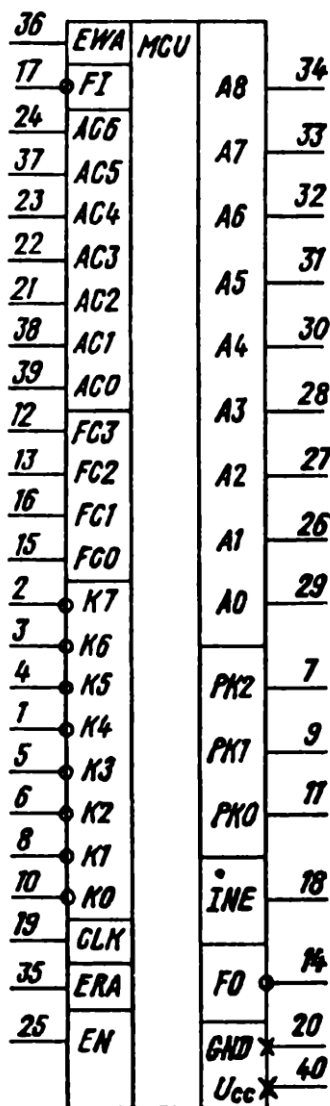


# K589ИК01

Микросхема представляет собой блок микропрограммного управления. Выполняет следующие операции: прием начального адреса микропрограмм по 8 - разрядной шине данных; управление последовательностью выбора микрокоманд из памяти микропрограмм; хранение разрядов регистра команд для адресации регистров в центральном процессорном элементе (ЦПЭ); хранение двух признаков и условный переход по ним; управление прерываниями микропрограммного уровня; выдача на вход ЦПЭ или других устройств признаков, лог. 1 и лог. 0; непосредственная адресация стандартных биполярных ПЗУ и ППЗУ; адресация 512 микрокоманд с возможностью увеличения числа адресации ячеек дополнительными схемами. Содержит 1366 интегральных элементов. Корпус типа 2123.40-1, масса не более 6,5 г.



Условное графическое обозначение K589ИК01

Назначение выводов: 1...4 — входы первой части кода команды; 5, 6, 8, 10 — входы второй части кода команды; 7, 9, 11 — выходы разрядов регистра команд; 12, 13 — входы разрешения (управления) выдачи признаков; 14 — выход признака; 15, 16 — входы

управления занесения и хранения признаков; 17 — вход признака; 18 — выход стробирующего сигнала разрешения прерывания; 19 — вход синхронизации; 20 — общий; 21...24, 37...39 — входы управления адресом следующей микрокоманды; 25 — вход разрешения считывания; 26...29 — выходы адреса колонки микрокоманды; 30...34 — выходы адреса строки микрокоманды; 35 — вход разрешения считывания адреса строки; 36 — вход разрешения выдачи адреса микрокоманды; 40 — напряжение питания

### Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,4 В
Выходное напряжение высокого уровня	≥ 2,4 В
Ток потребления	≤ 240 мА
Входной ток низкого уровня:	
по выводу 19	≤  −0,75  мА
по выводу 25	≤  −0,5  мА
по остальным входам	≤  −0,25  мА
Входной ток высокого уровня:	
по выводу 19	≤ 0,12 мА
по выводу 25	≤ 0,08 мА
по остальным входам	≤ 0,04 мА
Выходной ток низкого уровня в состоянии “выключено” по выводам 14, 26...34	≤  −0,1  мА
Выходной ток высокого уровня в состоянии “выключено” по выводам 14, 26...34	≤ 0,1 мА
Время цикла	≤ 85 нс
Длительность импульса	≤ 30 нс
Время задержки распространения от входа CLK до выходов A, F1	≤ 45 нс
Время задержки перехода от входа ER до выходов A, $\overline{F0}$ , PK0	≤ 32 нс
Время задержки распространения от входов AC до выходов PK0, EIN	≤ 40 нс
Время задержки распространения от входа ERA до выходов A	≤ 32 нс
Время задержки распространения от входов FC до выхода $\overline{F0}$	≤ 30 нс