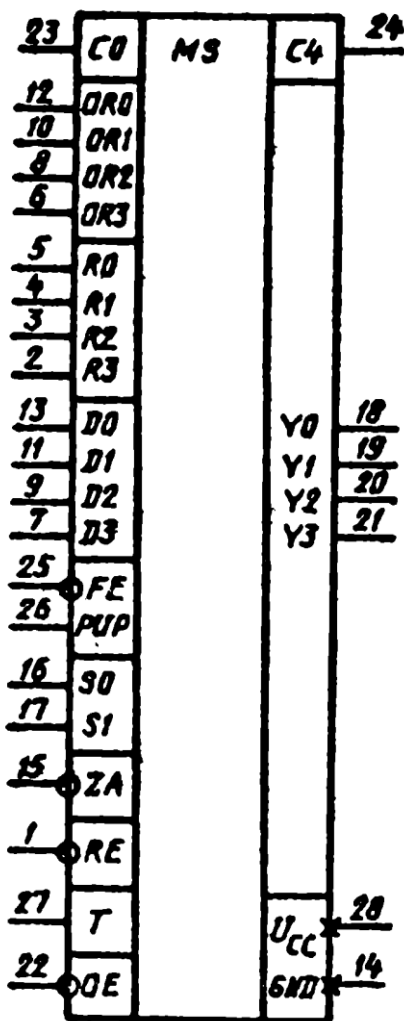


К1804ВУ1, КМ1804ВУ1, КР1804ВУ1, КС1804ВУ1

Микросхемы представляют собой 4-разрядные секции управления адресом микрокоманд и предназначены для работы в составе блоков микропрограммного управления центральных процессоров микро-ЭВМ, микроконтроллеров. ИС имеют 4 источника адреса микрокоманд (внешний вход, внутренний регистр адреса, регистр-счетчик, стек); возможность возврата к нулевому адресу; возможность вложения подпрограмм с помощью стека глубиной 4 слова. Кроме того, предусмотрена возможность поразрядного маскирования выхода адреса по схеме ИЛИ.

В состав ИС входят блок выборки адреса (БВА), регистр адреса (РА), счетчик микрокоманд (СМК), стек (СТ), буферная схема адреса (БА). Информация в регистр адреса может быть записана со входов регистра адреса $R3...R0$. Запись информации в регистр СМК, поступающей с сумматора, производится по положительному перепаду тактового сигнала T . Адрес микрокоманды может быть сформирован либо внутренними блоками секции, либо передан непосредственно с входных шин. Стек микросхем организован по принципу памяти магазинного типа и может работать в трех режимах: чтение без изменения состояния указателя стека (хранение), запись адреса микрокоманды после увеличения на 1 содержимого указателя стека и чтение адреса микрокоманды и уменьшение на 1 содержимого указателя стека.

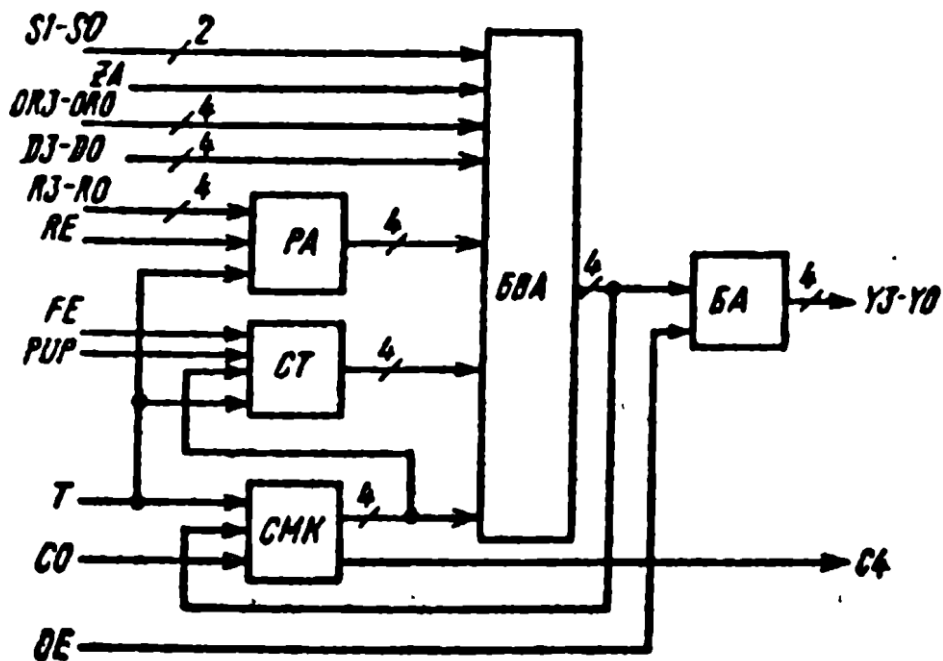
Содержат 965 интегральных элементов. Корпус типа 2121.28-6, 2121.28-18.01, масса не более 5 г и 2121.28-14, масса не более 8,5 г.



Условное графическое обозначение КМ1804ВУ1

Условное графическое обозначение КМ1804ВУ1

Содержат 965 интегральных элементов. Корпус типа 2121.28-6, 2121.28-18.01, масса не более 5 г и 2121.28-14, масса не более 8,5 г.



Структурная схема КМ1804ВУ1

Назначение выводов: 1 — вход разрешения записи в регистр адреса; 2 — вход регистра адреса, 3 разряд; 3 — вход регистра адреса, 2 разряд; 4 — вход регистра адреса, 1 разряд; 5 — вход регистра адреса, 0 разряд; 6 — вход маски, 3 разряд; 7 — прямой вход адреса, 3 разряд; 8 — вход маски, 2 разряд; 9 — прямой вход адреса, 2 разряд; 10 — вход маски, 1 разряд; 11 — прямой вход адреса, 1 разряд; 12 — вход маски, 0 разряд; 13 — прямой вход адреса, 0 разряд; 14 — общий; 15 — вход установки 0 адреса; 16 — вход выбора адреса, 0 разряд; 17 — вход выбора адреса, 1 разряд; 18 — выход адреса, 0 разряд; 19 — выход адреса, 1 разряд; 20 — выход адреса, 2 разряд; 21 — выход адреса, 3 разряд; 22 — вход разрешения выбора адреса; 23 — вход переноса в счетчик микрокоманд; 24 — выход переноса в счетчика микрокоманд; 25 — вход разрешения управления стеком; 26 — вход управления стеком; 27 — вход тактовый; 28 — напряжение питания.

Электрические параметры

Номинальное напряжение питания	5 В ±5%
Выходное напряжение низкого уровня:	
по выводам 18...21	≤ 0,5 В
по выводу 24	≤ 0,45 В
Выходное напряжение высокого уровня	≥ 2,4 В

Прямое падение на антизвонном диоде	$\leq -1,5 $ В
Ток потребления при $U_{п} = 5,25$ В	≤ 130 мА
Ток короткого замыкания:	
по выводам 18...21	-30...-100 мА
по выводу 24	-30...-85 мА
Входной ток низкого уровня:	
по выводам 1...13, 15...17, 25, 27	$\leq -0,36 $ мА
по выводам 22, 26	$\leq -0,72 $ мА
по выводу 23	$\leq -1,08 $ мА
Входной ток высокого уровня:	
по выводам 1...13, 15...17, 25, 27	≤ 20 мкА
по выводу 23	≤ 40 мкА
Выходной ток низкого уровня в состоянии «выключено»	$\leq -20 $ мкА
Выходной ток высокого уровня в состоянии «выключено»	≤ 20 мкА
Время задержки распространения сигнала при включении (выключении) от входа T до выхода Y , $S4$, при $C_H = 50$ пФ	≤ 102 нс