

Расположение выводов

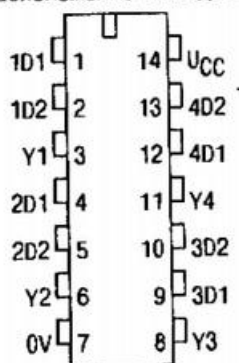


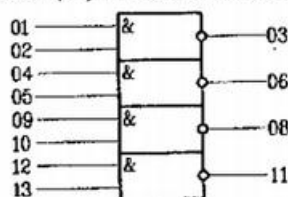
Таблица истинности

D1	D2	Y
H	H	L
L	H	H
H	L	H
L	L	H

Таблица назначения выводов

01	1D1	Вход
02	1D2	Вход
03	Y1	Выход
04	2D1	Вход
05	2D2	Вход
06	Y2	Выход
07	0V	Общий вывод
08	Y3	Выход
09	3D1	Вход
10	3D2	Вход
11	Y4	Выход
12	4D1	Вход
13	4D2	Вход
14	V <sub>CC</sub>	Напряжение питания

Условно-графическое обозначение



Статические параметры КР1533ЛАЗ - SN74ALS00А

Обознач.	Наименование параметра	не менее	не более	Ед.Изм.	Режим измерения
<b>U<sub>оL</sub></b>	Выходное напряжение высокого уровня	2,5		В	U <sub>CC</sub> =4,5В U <sub>ПН</sub> =2,0В U <sub>П</sub> =0,8В I <sub>СН</sub> =0,4мА I <sub>оL</sub> =-0,4мА
<b>U<sub>оH</sub></b>	Выходное напряжение низкого уровня		0,4 0,5	В В	U <sub>CC</sub> =4,5В U <sub>ПН</sub> =2,0В U <sub>П</sub> =0,8 В I <sub>оL</sub> =4мА I <sub>DL</sub> =8мА
<b>I<sub>ПН</sub></b>	Входной ток высокого уровня		20	мкА	U <sub>CC</sub> =5,5В U <sub>ПН</sub> =2,7В
<b>I<sub>П</sub></b>	Входной ток низкого уровня		1-0,11	мА	U <sub>CC</sub> =5,5В U <sub>П</sub> =0,4 В
<b>I<sub>о</sub></b>	Выходной ток	1-151	1-701	мА	U <sub>CC</sub> =5,5В U <sub>о</sub> =5,5 В
<b>U<sub>ДСЛ</sub></b>	Прямое падение напряжения на антизвонном диоде		1-1,51	В	U <sub>CC</sub> =5,5В I <sub>I</sub> =18мА
<b>I<sub>ССН</sub></b>	Ток потребления при высоком уровне выходного напряжения		0,85	мА	U <sub>CC</sub> =5,5В
<b>I<sub>ССL</sub></b>	Ток потребления при низком уровне выходного напряжения		3,0	мА	U <sub>CC</sub> =5,5В

### Динамические параметры КР1533ЛА3 - SN74ALS00А

Обознач.	Наименование параметра	не менее	не более	Ед.Изм.	Режим измерения
$t_{ph}$	Время задержки распространения сигнала при выключении		11	нс	$U_{cc}=5,0В \pm 10\%$ $R_L=0,5$ кОм $C_L=50$ пФ $t=2$ нс
$t_{ph}$	Время задержки распространения сигнала при включении		8	нс	$U_{cc}=5,0В \pm 10\%$ $R_L=0,5$ кОм $C_L=50$ пФ $t=2$ нс

- емкость входа не более 5 пф;
- допускается подключение к выходам емкости не более 200 пФ, при этом нормы иа динамические параметры не регламентируются;
- эксплуатация микросхем в режиме измерения  $I_O$ ,  $U_{CDI}$  не допускается;
- допустимое значение статического потенциала — 200 В;
- допускается кратковременное воздействие (в течение не более 5 мс) напряжения питания до 7 В;
- собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса — не более 1 мкс.