

Назначение

Микросхема 588BA1, 588BA1A, 588BA1Б, H588BA1, H588BA1A, H588BA1Б – магистральный приемо-передатчик, предназначена для применения в аппаратуре с жестко ограниченным энергопотреблением и весогабаритными характеристиками.

Обозначение технических условий

- БКО.347.367-08 ТУ

Диапазон температур

- диапазон рабочих температур от - 60 до + 125 °С

Корпусное исполнение

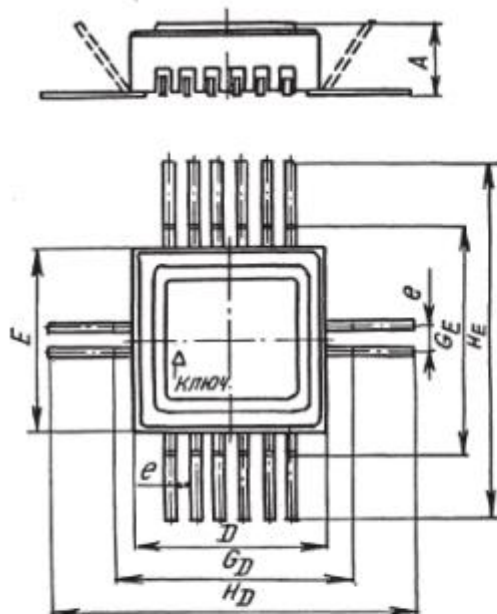
- корпус H09.28-1В для H588BA1
- корпус 4119.28-3.01 для 588BA1

Таблица 1. Основные электрические параметры 588BA1 и H588BA1 при $T_{\text{окр. среды}} = + 25 \text{ }^\circ\text{C}$

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходной ток низкого уровня в состоянии "Выключено", мкА, при $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{OL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$ для микросхем <u>588BA1, 588BA1Б, H588BA1, H588BA1Б</u> <u>588BA1A, H588BA1A</u>	I_{OZL}	- -120	-300 -300
Выходной ток низкого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{OL}} = 0,4 \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{OL}	8,5	-
Выходной ток высокого уровня, мА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{OH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{OH}	-0,5	-
Ток потребления, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$	I_{CC}	-	80
Входной ток низкого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$	I_{IL}	-	-5,0
Входной ток высокого уровня, мкА, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$	I_{IH}	-	5,0
Время задержки распространения сигнала, нс, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,4 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,4) \text{ В}$, $C_{\text{L}} \leq 100 \text{ пФ}$, $R_{\text{L}} = 620 \text{ Ом} \pm 5 \%$	$t_{\text{P(D2-D1)}}$	15	80
	$t_{\text{P(D1-D2)}}$	15	80
Выходное напряжение низкого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $I_{\text{OL}} = 8,0 \text{ мА}$	U_{OL}	-	0,4
Выходное напряжение высокого уровня, В, при $U_{\text{CC}} = 5 \text{ В} \pm 10 \%$, $U_{\text{IL}} = 0,8 \text{ В}$, $U_{\text{IH}} = (U_{\text{CC}} - 0,8) \text{ В}$, $I_{\text{OH}} = -0,4 \text{ мА}$	U_{OH}	$U_{\text{CC}} - 0,4$	-

Назначение выводов

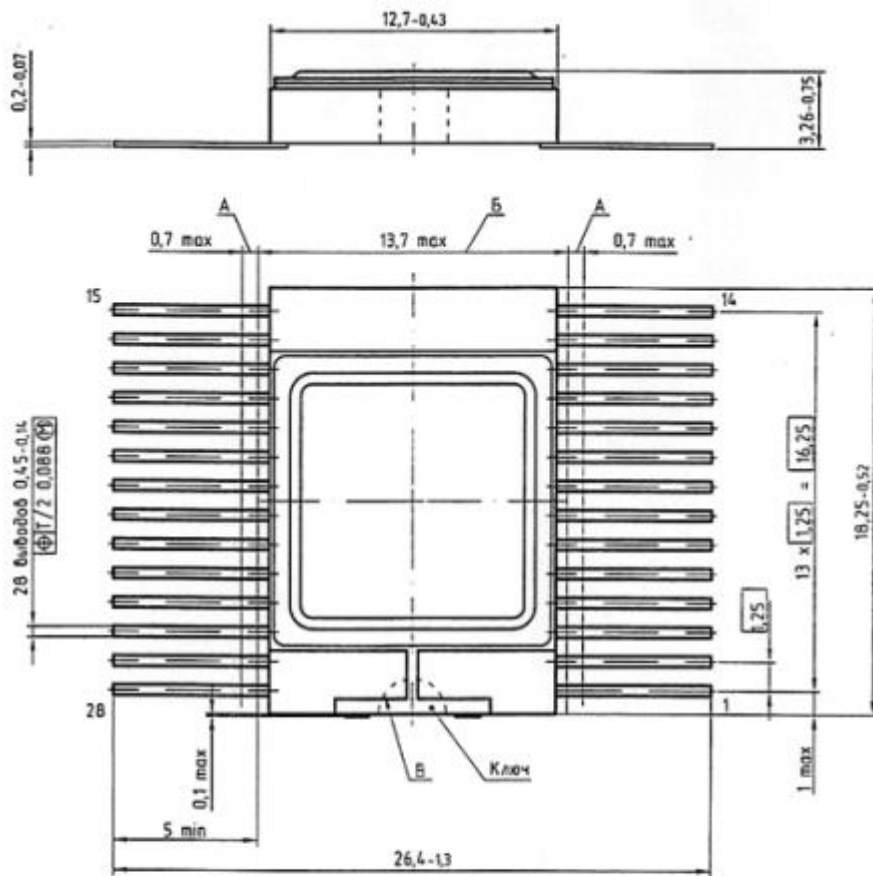
Вывод	Назначение	Вывод	Назначение
№1	Вход сигнала выбора микросхемы CS	№15	Вход управления режимом прямой/инверсной передачи информации IN
№2	Вход управления формированием/контролем четности магистрали D1 FCH1	№16	Вход/ выход информационной магистрали D1.0
№3	Вход управления формированием/контролем четности магистрали D2 FCH2	№17	Вход/ выход информационной магистрали D1.1
№4	Вход сигнала ошибка ER	№18	Вход/ выход информационной магистрали D1.2
№5	Вход/ выход бита четности магистрали D2 BIT2	№19	Вход/ выход информационной магистрали D1.3
№6	Вход/ выход разряда информационной магистрали D2.7	№20	Вход/ выход разряда информационной магистрали D1.4
№7	Вход/ выход разряда информационной магистрали D2.6	№21	Вход/ выход разряда информационной магистрали D1.5
№8	Вход/ выход разряда информационной магистрали D2.5	№22	Вход/ выход разряда информационной магистрали D1.6
№9	Вход/ выход разряда информационной магистрали D2.4	№23	Вход/ выход разряда информационной магистрали D1.7
№10	Вход/ выход разряда информационной магистрали D2.3	№24	Вход/ выход бита четности магистрали D1 BIT1
№11	Вход/ выход разряда информационной магистрали D2.2	№25	Выход "Передача выполнена" END
№12	Вход/ выход разряда информационной магистрали D2.1	№26	Вход управления передачей из магистрали D1 в магистраль D2 CO2
№13	Вход/ выход разряда информационной магистрали D2.0	№27	Вход управления передачей из магистрали D2 в магистраль D1 CO1
№14	Общий вывод 0V	№28	Вывод питания от источника напряжения U



Корпус	мм			
	D max	E max	H _п max	H _к max
Н02.14-1В	6,8	6,8	15,20	15,20
Н02.14-2В	6,78	6,78	14,58	14,58
Н04.16-1В	8,2	7,8	16,60	15,58
Н04.16-2В	8,08	7,63	15,58	15,58
Н06.24-1В	9,48	7,88	17,38	15,8
Н09.18-1В	9,68	9,68	17,58	17,58
Н09.28-1В	9,66	9,68	17,68	17,68
Н09.28-2В				
Н14.42-1В	12,315	12,315	20,215	20,215
Н16.48-1В	14,50	14,50	22,7	22,7
Н16.48-2В				

A-- 3,0 мм G_E--E max + 1,0 мм
e-- 1,0 мм G_D--D max + 1,0 мм

Рисунок 1. Габаритный чертёж корпуса Н09.28-1В



1. А - длина вывода, в пределах которой установлено смещение плоскостей симметрии выводов от номинального расположения.
2. Б - ширина зоны, которая включает действительную ширину микросхемы и часть выводов, непригодную для монтажа.
3. Нумерация выводов показана условно.
4. Допускается удаление керамического слоя платы в зоне Б.

Рисунок 2. Габаритный чертеж корпуса 4119.28-3.01