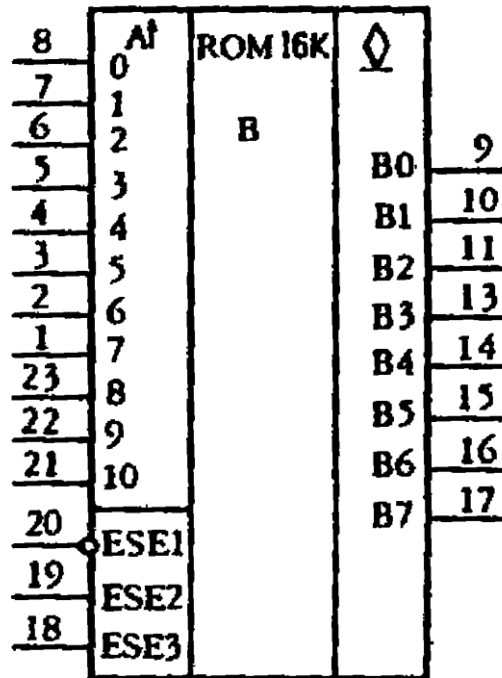


K555PE4

Микросхема представляет собой постоянное запоминающее устройство емкостью 16 кбит (2048 слов × 8 разрядов) с использованием в качестве генератора алфавитно-цифровых символов по коду КОИ-8. Каждый символ располагается в матрице 7 × 11 точек. Содержит 20 000 интегральных элементов. Корпус типа 239.24-2, масса не более 6 г.



Условное графическое обозначение K555PE4

Назначение выводов: 1 — вход адресный A7; 2 — вход адресный A6; 3 — вход адресный A5; 4 — вход адресный A4; 5 — вход адресный A3; 6 — вход адресный A2; 7 — вход адресный A1; 8 — вход адресный A0; 9 — выход B1; 10 — выход B2; 11 — выход B3; 12 — общий; 13 — выход B4; 14 — выход B5; 15 — выход B6; 16 — выход B7; 17 — выход B8; 18 — вход разрешения выборки ESE3; 19 — вход разрешения выборки ESE2; 20 — вход разрешения выборки ESE1; 21 — вход адресный A10; 22 — вход адресный A9; 23 — вход адресный A8; 24 — напряжение питания.

Таблица истинности положительной логики

Состояние входов			Состояние выходов	Операция	Примечание
ESE1	ESE2	ESE3			
0	1	1	1/0	Чтение	Кроме состояния 011
X	X	X	1	Хранение	

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	≤ 0,5 В
Ток потребления	≤ 170 мА
Входной ток низкого уровня	≤ −250 мкА
Входной ток высокого уровня	≤ 25 мкА
Выходной ток при высоком уровне выходного напряжения	≤ 100 мкА
Потребляемая мощность	892,5 мВт
Время выборки разрешения	≤ 40 нс
Время выборки адреса	≤ 110 нс

Предельно допустимые режимы эксплуатации

Максимальное напряжение на выходе закрытой схемы (кратковременно в течение 5 мс)	5,25 В
Максимальная емкость нагрузки	200 пФ
Температура окружающей среды	−10...+70 °С

