

**588ИР1, Н588ИР1**  
многофункциональный буферный регистр

**Назначение**

Микросхема 588ИР1 – многофункциональный буферный регистр, выполненный на основе планарной КМОП технологии. Микросхема предназначена для применения в аппаратуре с жестко ограниченным энергопотреблением и весогабаритными характеристиками. Диапазон рабочих температур от - 60 до + 125 °С

**Обозначение технических условий**

- БКО.347.367-07 ТУ

**Корпусное исполнение**

- корпус Н09.28-1В для Н588ИР1
- корпус 4119.28-1.01 для 588ИР1

**Таблица 1. Основные электрические параметры 588ИР1 и Н588ИР1 при  $T_{окр. среды} = + 25\text{ }^{\circ}\text{C}$**

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
Выходной ток низкого уровня, мА, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{OL} = 0,4\text{ В}$ , $U_{IH} = (U_{CC} - 0,8)\text{ В}$ , $U_{IL} = 0,8\text{ В}$	$I_{OL}$	1,0	-
Выходной ток высокого уровня, мА, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{OH} = (U_{CC} - 0,4)\text{ В}$ , $U_{IH} = (U_{CC} - 0,8)\text{ В}$ , $U_{IL} = 0,8\text{ В}$	$I_{OH}$	$ -0,6 $	-
Ток потребления, мкА, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IH} = (U_{CC} - 0,4)\text{ В}$	$I_{CC}$	-	80
Выходной ток низкого уровня в состоянии "Выключено", мкА, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IH} = (U_{CC} - 0,8)\text{ В}$ , $U_{OL} = 0,8\text{ В}$	$I_{OZL}$	-	$ -300 $
Входной ток высокого уровня, мкА, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IH} = (U_{CC} - 0,8)\text{ В}$	$I_{IH}$	-	1,0
Входной ток низкого уровня, мкА, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IL} = 0,8\text{ В}$	$I_{IL}$	-	$ -1,0 $
Время задержки распространения сигнала, нс, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IH} = (U_{CC} - 0,4)\text{ В}$ , $U_{IL} = 0,4\text{ В}$ , $C_L \leq 100\text{ пФ}$	$t_{P(\overline{WR} - \overline{WRO})}$	-	80
Время задержки распространения сигнала, нс, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IH} = (U_{CC} - 0,4)\text{ В}$ , $U_{IL} = 0,4\text{ В}$ , $C_L \leq 100\text{ пФ}$	$t_{P(\overline{RD} - \overline{RDO})}$	-	120
Выходное напряжение высокого уровня, В, при $U_{CC} = 5\text{ В} \pm 10\%$ , $I_{OH} =  -0,4 \text{ мА}$ , $U_{IL} = 0,8\text{ В}$ , $U_{IH} = (U_{CC} - 0,8)\text{ В}$	$U_{OH}$	$U_{CC}-0,4$	-
Выходное напряжение низкого уровня, В, при $U_{CC} = 5\text{ В} \pm 10\%$ , $U_{IL} = 0,8\text{ В}$ , $U_{IH} = (U_{CC} - 0,8)\text{ В}$ , $I_{OL} = 0,8\text{ мА}$	$U_{OL}$	-	0,4

## Назначение выводов

Вывод	Назначение	Вывод	Назначение
№1	Вход управления формированием/ контролем четности $F / \overline{CH}$	№15	Вход сигнала "Инверсия" $\overline{IN}$
№2	Вход сигнала выбора микросхемы $\overline{CS}$	№16	Выход разряда информационной магистралы D2.7
№3	Вход сигнала "Запись" $\overline{WR}$	№17	Выход разряда информационной магистралы D2.6
№4	Вход сигнала "Чтение" $\overline{RD}$	№18	Выход разряда информационной магистралы D2.5
№5	Вход установки в состояние "логический 0" R	№19	Выход разряда информационной магистралы D2.4
№6	Вход разряда информационной магистралы D1.0	№20	Выход разряда информационной магистралы D2.3
№7	Вход разряда информационной магистралы D1.1	№21	Выход разряда информационной магистралы D2.2
№8	Вход разряда информационной магистралы D1.2	№22	Выход разряда информационной магистралы D2.1
№9	Вход разряда информационной магистралы D1.3	№23	Выход разряда информационной магистралы D2.0
№10	Вход разряда информационной магистралы D1.4	№24	Вход/ выход бита четности BIT
№11	Вход разряда информационной магистралы D1.5	№25	Выход сигнала "Чтение выполнено" $\overline{RDO}$
№12	Вход разряда информационной магистралы D1.6	№26	Выход сигнала "Запись выполнена" $\overline{WRO}$
№13	Вход разряда информационной магистралы D1.7	№27	Выход сигнала ошибка ER
№14	Общий вывод 0V	№28	Вывод питания от источника напряжения U